



Projetos & Publicações

em ordem cronológica inversa

Cristiano Rodrigues

2020

- Projetos

 - [Vermont](#)

 - [Unitec](#)

 - [Avnet](#)

 - [Opto](#)

 - [Motorola / Freescale](#)

- Publicações

 - [TCC FGV](#)

 - [IEEE](#)

Projetos na Vermont Representações - 2018 - presente



[Semtech LoRa™](#)

Responsabilidades:

- Desenvolvimento de Negócios
- Criação de Demanda e Crescimento de Mercado
- Suporte Comercial a Desenvolvimento



[Flex Power Modules](#)

Responsabilidades:

- Criação de Demanda
- Crescimento de Negócios
- Suporte Comercial a Clientes e Distribuidores

Embora trabalhe com promoção de outras linhas da Vermont, as duas linhas de foco principal para minha atuação são as listadas aqui.

Além disso, tenho desenvolvido um trabalho da marca Vermont como proposta de valor a clientes, explorando a sinergia entre as linhas representadas.



Projetos na Unitec Semicondutores - 2015 a 2018



USC2131 - SoC Lora™ com núcleo ARM

Responsabilidades:

- Estudo de viabilidade do projeto
- Especificação de alto nível
- Acompanhamento de desenvolvimento junto ao time técnico



USC21122 - SoC Bluetooth™ com núcleo ARM

Responsabilidades:

- Estudo de viabilidade do projeto
- Especificação de alto nível
- Acompanhamento de desenvolvimento junto ao time técnico

Os dois projetos não chegaram a entrar em produção devido a problemas operacionais na corporação.

Todo o trabalho desenvolvido permaneceu disponível para posterior utilização.





Durante meu período na Avnet como Engenheiro de Aplicações de Campo, suportei diversos projetos em inúmeros clientes, que não podem ser listados aqui.

As linhas que atuei como ponto focal foram as apresentadas acima.



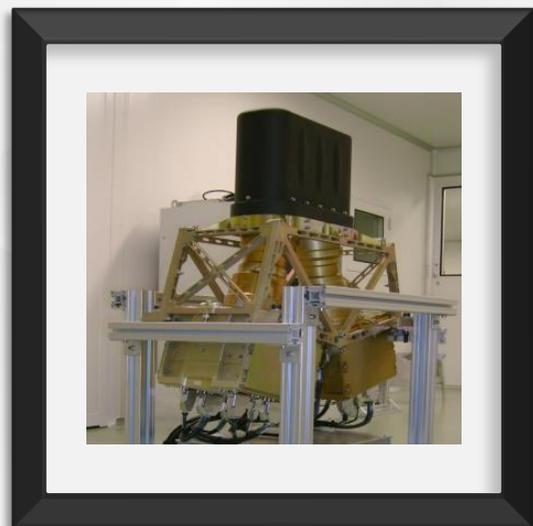
Projetos na Opto Eletrônica (hoje OpTo Space & Defense) - 2010 a 2011



Monóculo Termal [VDN X1](#) (uso militar)

Responsabilidades:

- Especificação e projeto do processador de vídeo
- Adaptação do projeto para utilização em lançador de míssil solo-solo



Câmera do Satélite [INPE PMN AWFI Amazonia-1](#)

Responsabilidades:

- Recodificação da FPGA de utilização aeroespacial

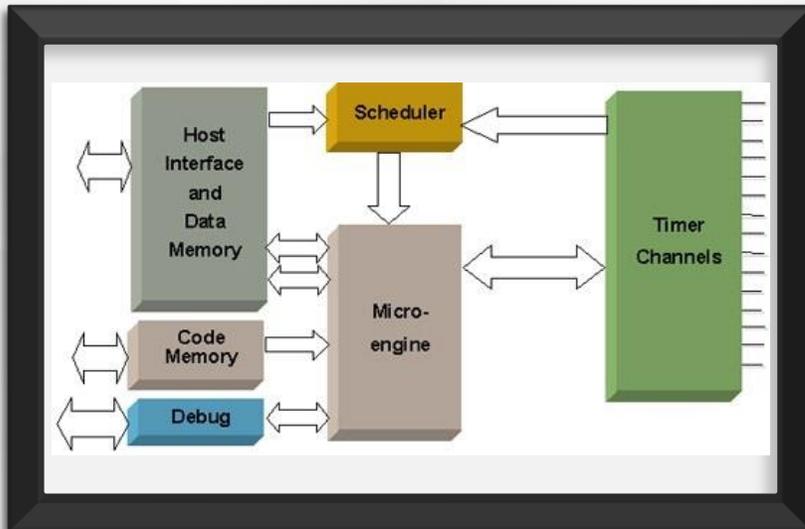
Projetos na Motorola e Freescale (hoje NXP) - 2001 a 2010



Famílias [MPC55xx](#) e [MPC563x](#) - MCUs PowerPC para aplicações automotivas

Responsabilidades:

- Testbenches, estratégias e padrões de verificação de integração



[eTPU](#) (Enhanced Time Processor Unit) - Co-processador utilizado em várias famílias de SoCs

Responsabilidades:

- Especificação
- Desenvolvimento de ferramentas, testbenches, estratégias para verificação funcional
- Desenvolvimento de verificação formal

Trabalhos publicados no [IEEE LATW 05](#) e [IEEE LATW 09](#)



Publicações

- [GERENCIAMENTO DO RISCO EM PROJETOS NA ATUALIDADE: UMA REVISÃO BIBLIOGRÁFICA](#)

Trabalho apresentado em 2008 ao curso de MBA em Gerenciamento de Projetos, Pós-graduação *lato sensu*, da Fundação Getúlio Vargas como requisito parcial para a obtenção do grau de Especialista em Gerenciamento de Projetos

- [FUNCTIONAL VERIFICATION OF A TIMING CO-PROCESSOR: A CASE STUDY](#)

Trabalho publicado e apresentado em 2005 no IEEE LATW

- [A CASE STUDY FOR FORMAL VERIFICATION OF A TIMING CO-PROCESSOR](#)

Trabalho publicado em 2009 no IEEE LATW



cristiano@cristianorodrigues.eng.br